

(19) Weltorganisation für geistiges Eigentum
Internationales Büro



(43) Internationales Veröffentlichungsdatum
6. Januar 2005 (06.01.2005)

PCT

(10) Internationale Veröffentlichungsnummer
WO 2005/002072 A1

(51) Internationale Patentklassifikation⁷: H04B 1/04,
17/00, H03G 3/00, H01P 1/22

(21) Internationales Aktenzeichen: PCT/EP2004/006618

(22) Internationales Anmeldedatum:
18. Juni 2004 (18.06.2004)

(25) Einreichungssprache: Deutsch

(26) Veröffentlichungssprache: Deutsch

(30) Angaben zur Priorität:
103 29 089.3 27. Juni 2003 (27.06.2003) DE
103 32 808.4 18. Juli 2003 (18.07.2003) DE

(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme
von US): ROHDE & SCHWARZ GMBH & CO. KG
[DE/DE]: Mühlhofstrasse 15, 81671 München (DE).

(72) Erfinder; und
(75) Erfinder/Anmelder (nur für US): NÖST, Peter [DE/DE]:
Balanstrasse 95, 81539 München (DE); KRAEMER, Wül-
helm [DE/DE]: Müllnerhorngasse 1, 83435 Bad Reichen-
hall (DE).

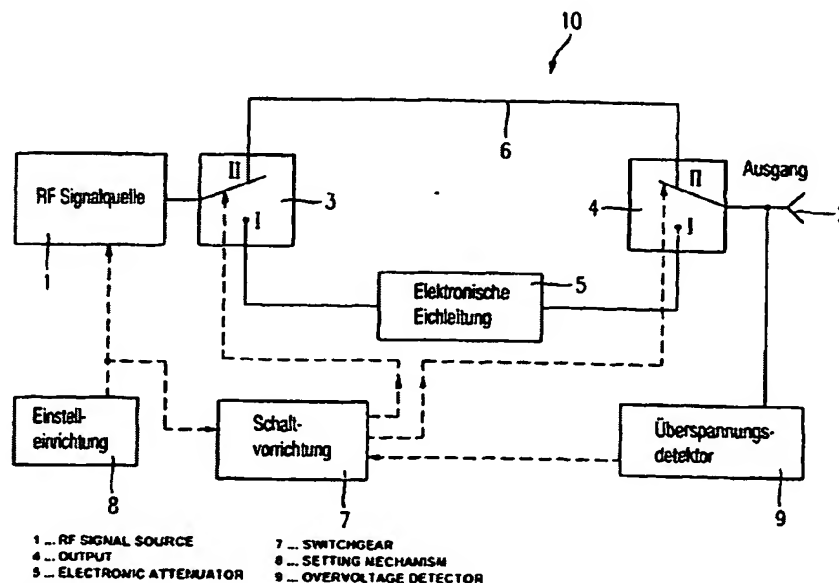
(74) Anwälte: KÖRFFER, Thomas usw.; Mitscherlich & Pan-
ner, Sonnenstrasse 33, Postfach 33 06 09, 80066 München
(DE).

(81) Bestimmungsstaaten (soweit nicht anders angegeben, für
jede verfügbare nationale Schutzrechtsart): AE, AG, AI,
AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH,
CN, CO, CR, CU, CZ, DK, DM, DZ, EC, EE, EG, ES, FI,
GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE,
KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD,
MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG,
PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM,

[Fortsetzung auf der nächsten Seite]

(54) Title: ATTENUATOR SYSTEM

(54) Bezeichnung: LECHLEITUNGS-ANORDNUNG



(57) Abstract: The invention relates to an attenuator system for adjusting the output of an HF signal source (1), which is character-
ized in that between the signal source (1) and an output (2) an electronic attenuator (5) is disposed via mechanical switches (3, 4)
on the input and output side. Said mechanical switches (3, 4) can be switched in such a manner that in the one switch position (I)
the electronic attenuator (5) and in the other switch position (II) a direct by-pass (6) is inserted between the signal source (1) and the
output (2).

[Fortsetzung auf der nächsten Seite]

BEST AVAILABLE COPY

BEST AVAILABLE COPY